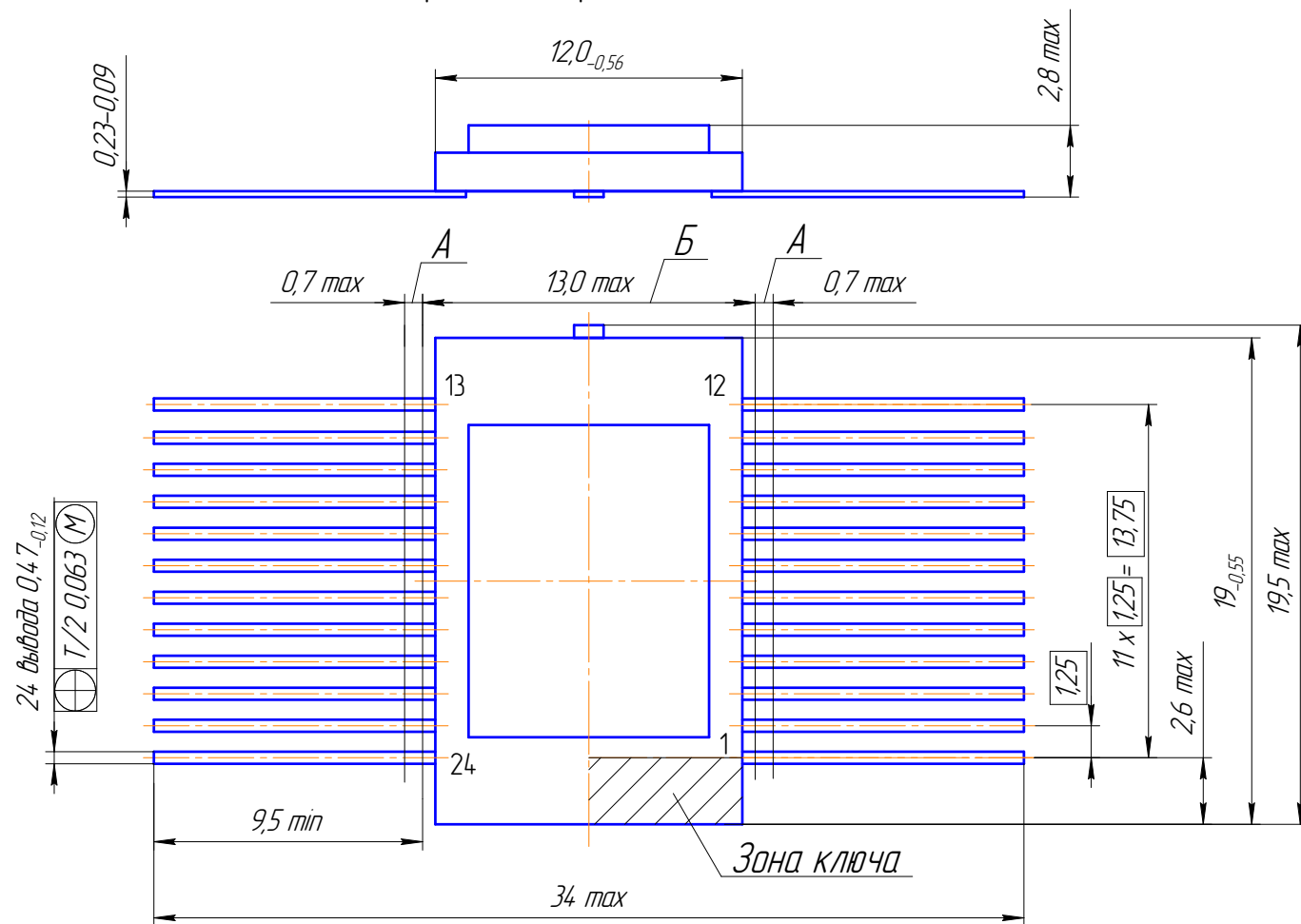


Микросхема интегральная в корпусах
405.24-1.01, 405.24-2, 405.24-2Н, 405.24-2.03, 405.24-3.01, 405.24-3.01Н
Габаритный чертеж У80.073.083ГЧ



1. А - длина вывода, в пределах которой установлено смещение плоскостей симметрии выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. При использовании тары-спутника в производстве микросхем допускается уменьшение длины выводов до $8,5 \text{ mm min}$ и соответственно размера 34 mm max до $31,5 \text{ mm max}$.